

Série 3: Propriedade Intelectual  
 Volume 5: Topografia de Circuitos Integrados

Colocar o passatempo logo no final da historinha e antes da bibliografia

**PASSATEMPOS**

**Caça – Palavras:**

Os principais componentes de um Circuitos Integrado são CAPACITOR, TRANSISTOR E RESISTOR.

Topografia de Circuitos Integrados são IMAGENS, que representam a configuração TRIDIMENSIONAL das camadas de um CHIP.

R	U	G	R	Q	I	R	V	U	T	G	N	T	R	O	D	V	D	P	U
D	N	M	C	U	D	Z	A	L	H	I	H	G	E	T	B	U	X	F	I
C	A	P	A	C	I	T	O	R	S	T	Z	D	E	F	S	G	X	C	C
D	A	I	O	N	L	U	I	K	L	O	P	Z	C	B	M	L	J	G	F
S	W	R	Y	I	P	O	U	T	E	A	T	G	I	L	M	O	X	D	A
H	B	C	I	J	U	H	C	E	D	C	R	F	H	I	M	N	Z	B	I
B	F	S	F	X	Z	K	J	H	G	F	X	Z	K	J	H	G	F	T	I
S	C	V	O	Z	A	Q	W	S	X	C	Z	A	Q	W	S	X	C	T	O
P	L	S	E	U	I	K	L	O	P	Z	U	I	K	L	O	P	Z	G	H
L	A	C	Z	O	U	T	E	Q	S	F	O	U	T	E	Q	S	F	A	G
H	B	T	B	L	O	I	T	H	I	N	L	O	I	T	H	I	N	G	F
Q	Q	S	V	I	B	T	U	C	A	Q	I	B	T	U	C	A	Q	O	S
G	I	O	I	M	A	G	E	N	S	E	G	Q	S	C	A	Z	E	Z	R
Q	J	E	N	L	I	O	P	D	A	Z	L	I	O	P	D	A	Z	F	E
D	N	M	C	U	J	E	P	O	I	U	U	J	E	P	O	I	U	F	S
H	B	V	J	V	T	G	B	Y	H	N	V	T	G	B	Y	H	N	C	I
F	V	R	V	H	C	A	E	T	A	B	H	C	A	E	T	A	B	J	S
N	U	Z	E	I	E	W	D	C	V	F	I	E	W	D	C	V	F	O	T
B	N	R	V	H	Y	M	A	L	S	E	H	Y	M	A	L	S	E	O	O
F	F	A	D	I	R	U	T	R	A	N	S	I	S	T	O	R	S	L	R
E	U	N	A	N	X	N	C	B	V	S	N	X	N	C	B	V	S	H	E
S	T	I	F	V	T	C	Y	X	U	Z	V	T	C	Y	X	U	Z	N	O
S	R	N	S	Z	W	S	X	E	D	C	Z	W	S	X	E	D	C	B	U
Z	I	H	K	I	Y	S	F	G	R	O	I	Y	S	F	G	R	O	P	F
C	D	P	I	H	C	A	E	T	A	B	H	C	A	E	T	A	B	J	O
D	I	S	A	I	E	W	D	C	V	F	I	E	W	D	C	V	F	R	E
Z	M	E	R	H	Y	M	A	L	S	E	H	Y	M	A	L	S	E	F	F
P	E	A	C	G	I	E	S	Y	P	U	V	I	U	R	A	C	O	N	P
R	N	S	P	B	A	F	I	U	S	E	C	H	I	P	R	E	U	D	R
A	S	R	U	O	I	W	O	H	E	I	S	C	E	R	T	I	Z	Z	A
E	I	U	U	B	F	V	J	J	A	O	T	J	V	A	F	T	E	F	E
D	O	S	U	E	U	M	O	U	Q	I	A	B	C	D	E	F	D	H	D
C	N	V	E	S	I	J	R	K	G	E	S	L	I	F	R	C	U	B	C
D	A	R	F	I	R	U	T	Y	A	S	I	R	U	T	Y	A	S	I	A
I	L	E	T	S	D	D	V	P	D	U	P	N	Q	F	R	Y	O	A	Q

\*A acentuação das palavras do Caça-Palavras foi desconsiderada por facilitar o jogo.

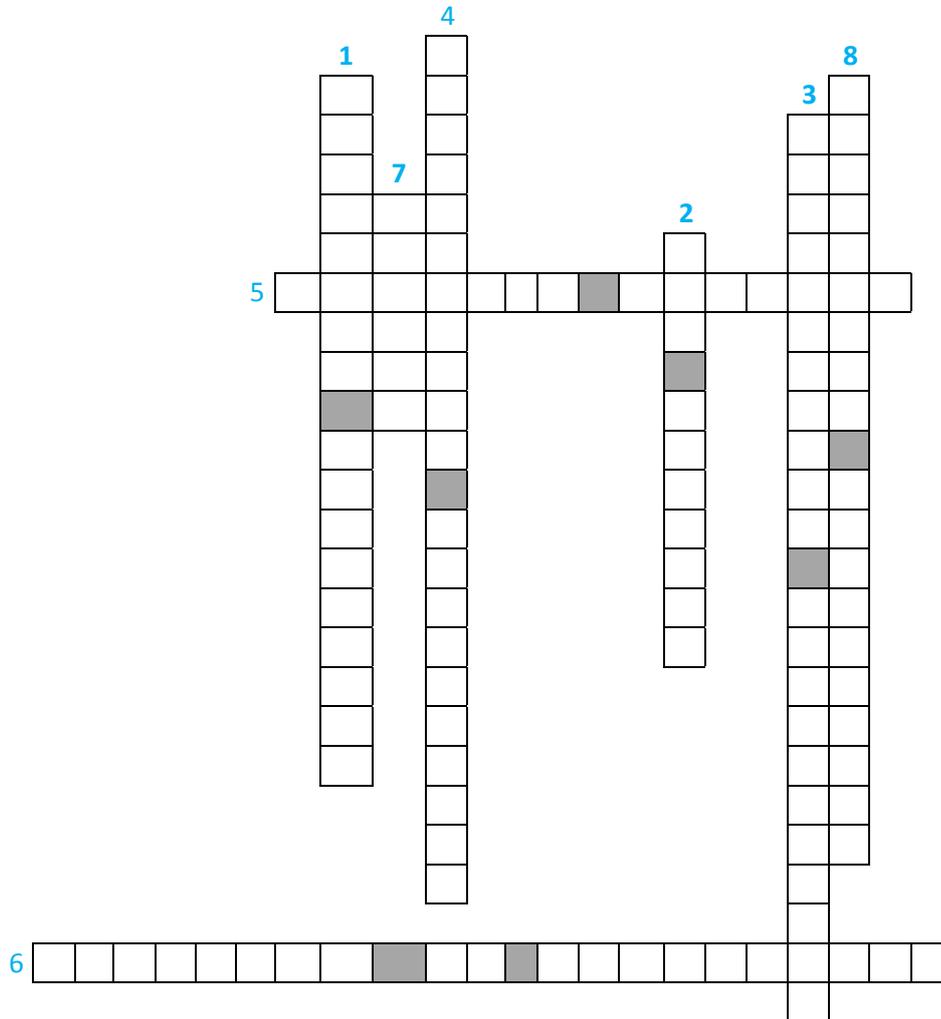
## Resposta

R	U	G	R	Q	I	R	V	U	T	G	N	T	R	O	D	V	D	P	U
D	N	M	C	U	D	Z	A	L	H	I	H	G	E	T	B	U	X	F	I
C	A	P	A	C	I	T	O	R	S	T	Z	D	E	F	S	G	X	C	C
D	A	I	O	N	L	U	I	K	L	O	P	Z	C	B	M	L	J	G	F
S	W	R	Y	I	P	O	U	T	E	A	T	G	I	L	M	O	X	D	A
H	B	C	I	J	U	H	C	E	D	C	R	F	H	I	M	N	Z	B	I
B	F	S	F	X	Z	K	J	H	G	F	X	Z	K	J	H	G	F	T	I
S	C	V	O	Z	A	Q	W	S	X	C	Z	A	Q	W	S	X	C	T	O
P	L	S	E	U	I	K	L	O	P	Z	U	I	K	L	O	P	Z	G	H
L	A	C	Z	O	U	T	E	Q	S	F	O	U	T	E	Q	S	F	A	G
H	B	T	B	L	O	I	T	H	I	N	L	O	I	T	H	I	N	G	F
Q	Q	S	V	I	B	T	U	C	A	Q	I	B	T	U	C	A	Q	O	S
G	I	O	I	M	A	G	E	N	S	E	G	Q	S	C	A	Z	E	Z	R
Q	J	E	N	L	I	O	P	D	A	Z	L	I	O	P	D	A	Z	F	E
D	N	M	C	U	J	E	P	O	I	U	U	J	E	P	O	I	U	F	S
H	B	V	J	V	T	G	B	Y	H	N	V	T	G	B	Y	H	N	C	I
F	V	R	V	H	C	A	E	T	A	B	H	C	A	E	T	A	B	J	S
N	U	Z	E	I	E	W	D	C	V	F	I	E	W	D	C	V	F	O	T
B	N	R	V	H	Y	M	A	L	S	E	H	Y	M	A	L	S	E	O	O
F	F	A	D	I	R	U	T	R	A	N	S	I	S	T	O	R	S	L	R
E	U	N	A	N	X	N	C	B	V	S	N	X	N	C	B	V	S	H	E
S	T	I	F	V	T	C	Y	X	U	Z	V	T	C	Y	X	U	Z	N	O
S	R	N	S	Z	W	S	X	E	D	C	Z	W	S	X	E	D	C	B	U
Z	I	H	K	I	Y	S	F	G	R	O	I	Y	S	F	G	R	O	P	F
C	D	P	I	H	C	A	E	T	A	B	H	C	A	E	T	A	B	J	O
D	I	S	A	I	E	W	D	C	V	F	I	E	W	D	C	V	F	R	E
Z	M	E	R	H	Y	M	A	L	S	E	H	Y	M	A	L	S	E	F	F
P	E	A	C	G	I	E	S	Y	P	U	V	I	U	R	A	C	O	N	P
R	N	S	P	B	A	F	I	U	S	E	C	H	I	P	R	E	U	D	R
A	S	R	U	O	I	W	O	H	E	I	S	C	E	R	T	I	Z	Z	A
E	I	U	U	B	F	V	J	J	A	O	T	J	V	A	F	T	E	F	E
D	O	S	U	E	U	M	O	U	Q	I	A	B	C	D	E	F	D	H	D
C	N	V	E	S	I	J	R	K	G	E	S	L	I	F	R	C	U	B	C
D	A	R	F	I	R	U	T	Y	A	S	I	R	U	T	Y	A	S	I	A
I	L	E	T	S	D	D	V	P	D	U	P	N	Q	F	R	Y	O	A	Q

## Palavras – Cruzadas:

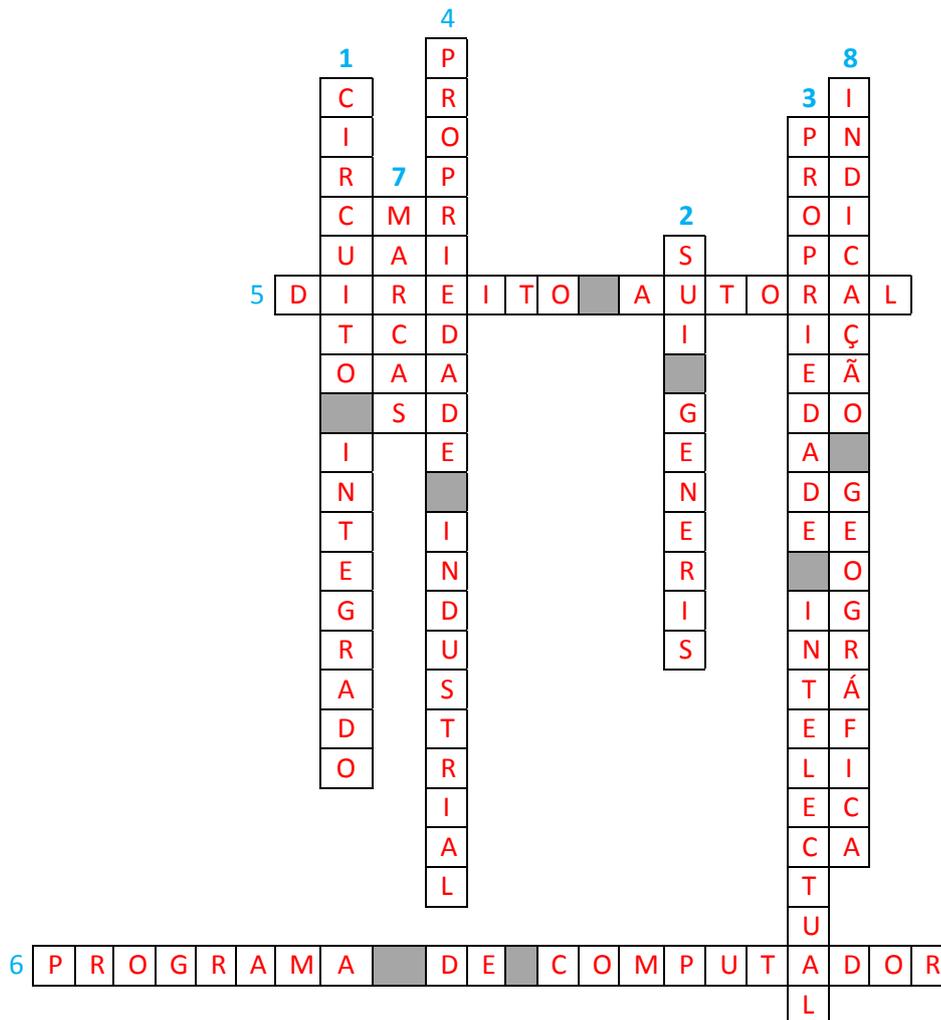
Complete as frases preenchendo as linhas horizontais e verticais dos campos das palavras – cruzadas.

1. Topografia de Circuitos Integrados é uma serie de imagem que representa a configuração tridimensional das camadas que compõe um \_\_\_\_\_ 1 \_\_\_\_\_.
2. Topografia de Circuitos Integrados é uma proteção \_\_\_\_\_ 2 \_\_\_\_\_.
3. A \_\_\_\_\_ 3 \_\_\_\_\_ pode ser dividida em três ramos: \_\_\_\_\_ 4 \_\_\_\_\_, \_\_\_\_\_ 5 \_\_\_\_\_ e proteção *Sui generis*.
4. \_\_\_\_\_ 6 \_\_\_\_\_ é protegido por Direito Autoral.
5. \_\_\_\_\_ 7 \_\_\_\_\_ é um tipo de Propriedade Industrial.
6. \_\_\_\_\_ 8 \_\_\_\_\_ é um tipo de Propriedade Industrial.



## Resposta

1. Topografia de Circuitos Integrados é uma serie de imagem que representa a configuração tridimensional das camadas que compõe um **Circuito Integrado**.
2. Topografia de Circuitos Integrados é uma proteção **sui generis**.
3. A **Propriedade Intelectual** pode ser dividida em três ramos: **Propriedade Industrial**, **Direito Autoral** e proteção *Sui generis*.
4. **Programa de Computador** é protegido por Direito Autoral.
5. **Marcas** é um tipo de Propriedade Industrial.
6. **Indicação geográfica** é um tipo de Propriedade Industrial.

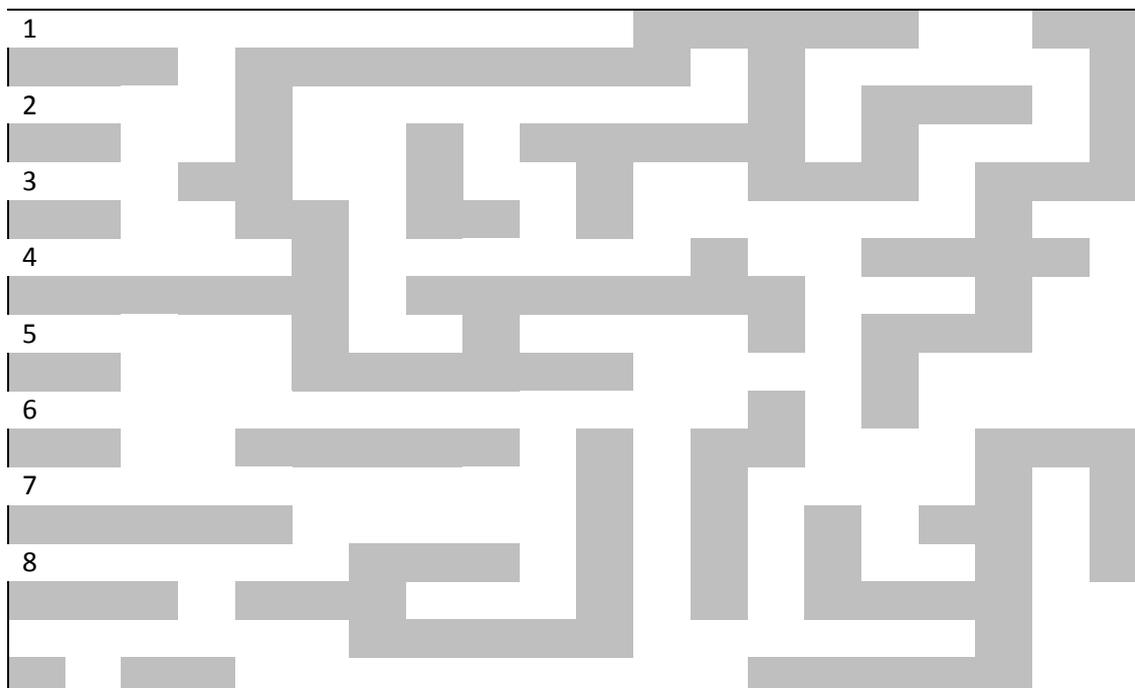


## Labirinto

As entradas do labirinto numeradas correspondem a lista de itens. Nem todas as entradas levarão a saída. Para descobrir quais entradas levam a saída, basta analisar quais itens são verdadeiros e quais itens são falsos. Somente as entradas cujos itens correspondentes é verdadeiro é que levarão a saída do labirinto.

### Lista de itens

1. Marca e Topografia de Circuitos Integrados são consideradas “ proteção *Sui Generis.*”
2. Não é necessário, dentre a documentação para pedido de topografia de circuitos, a descrição da topografia e sua correspondente função.
3. A Topografia de Circuitos Integrados é concedida por 25 anos a partir da data do depósito do pedido do registro no INPI ou a data da primeira exploração.
4. Desenho Industrial é protegido por Direito Autoral.
5. Empresas semicondutoras podem ficar tranquilas em relação a problemas de uso não autorizado de seus produtos, pois, existe uma lei que dá segurança a essas empresas semicondutoras que desejam se instalar no Brasil e criar mecanismo para impulsiona o desenvolvimento tecnológico.
6. O registro deve referir a apenas uma única Topografia de Circuitos Integrados passível de proteção e deve ser apresentada através do formulário de Pedido de Registro de Circuitos Integrados.
7. O registro da Topografia de Circuitos Integrados confere ao proprietário o direito exclusivo de explorar o Circuito Integrado durante o período de 10 anos contados a partir da data do depósito do pedido do registro no INPI.
8. Cultivares, Conhecimento Tradicional e Topografia de Circuitos Integrados são proteções *Sui generis.*



## Resposta

### Lista de itens:

9. Marca e Topografia de Circuitos Integrados são consideradas “proteção *Sui generis*.” **Falso**
1. Não é necessário, dentre a documentação para pedido de topografia de circuitos, a descrição da topografia e sua correspondente função. **Falso**
2. A Topografia de Circuitos Integrados é concedida por 25 anos a partir da data do depósito do pedido do registro no INPI ou a data da primeira exploração. **Falso**
3. Desenho Industrial é protegido por Direito Autoral. **Falso**
4. Empresas semicondutoras podem ficar tranquilas em relação a problemas de uso não autorizado de seus produtos, pois existe uma lei que dá segurança a essas empresas semicondutoras que desejam se instalar no Brasil e criar mecanismo para impulsiona o desenvolvimento tecnológico. **Verdade**
5. O registro deve referir a apenas uma única Topografia de Circuitos Integrados passível de proteção e deve ser apresentada através do formulário de Pedido de Registro de Circuitos Integrados. **Verdade**
6. O registro da Topografia de Circuitos Integrados confere ao proprietário o direito exclusivo de explorar o Circuito Integrado durante o período de 10 anos contados a partir da data do depósito do pedido do registro no INPI. **Verdade**
7. Cultivares, Conhecimento Tradicional e Topografia de Circuitos Integrados são proteções *Sui generis*. **Verdade**

### **Jogo dos sete erros.**

Para o ilustrador: As imagens dos sete erros é Natan e Caio no computador fazendo o registro da Tipografia de Circuitos Integrados.

<b>Imagem A</b>	<b>Imagem B</b>
<ol style="list-style-type: none"><li>1. Tem dois refrigerantes na mesa onde eles estão.</li><li>2. A pagina aberta no computador é o site do INPI.</li><li>3. Tem um desenho na camisa de Caio.</li><li>4. Natan está com a mochila nas costas.</li><li>5. Ao lado de Caio tem uma pilha de livros.</li><li>6. O fone e o celular de Natan estão na mesa.</li><li>7. Caio está sapatos.</li></ol>	<ol style="list-style-type: none"><li>1. Tem um refrigerante na mesa onde eles estão.</li><li>2. A pagina aberta no computador não é o site do INPI.</li><li>3. Não tem um desenho na camisa de Caio.</li><li>4. Natan não está com a mochila nas costas.</li><li>5. Ao lado de Caio só tem um livro.</li><li>6. Somente o celular de Natan está na mesa.</li><li>7. Caio está chinelo.</li></ol>

As respostas dos passatempos podem ser encontradas em  
<http://meninasnacomputacao.com.br/publicacoes>

Resposta:

As imagens mostrando os sete erros circulados.

**A seção de Respostas do gibi deverá ser gerada num PDF somente disso.**